**Федеральное государственное автономное образовательное учреждение**

**высшего образования**   
**"Национальный исследовательский университет**   
**"Высшая школа экономики"**

Московский институт электроники и математики им. А.Н. Тихонова НИУ ВШЭ

**Курс: Электротехника, электроника и метрология**

**Департамент электронной инженерии**

**ОТЧЕТ**

**по домашнему заданию № 2**

**Тема**: Проектирование фрагмента интегральной микросхемы.

**Вариант**: 19-1, **Бригада**: 5-6

**Студент: Хромов Григорий Александрович**

**Группа: БИВ175**

**Преподаватель: Исмаил-Заде Мамед Рашидович**

**МОСКВА 2019**

Оглавление

# Описание таблицы истинности и принцип работы схемы на электрическом уровне

Схема:

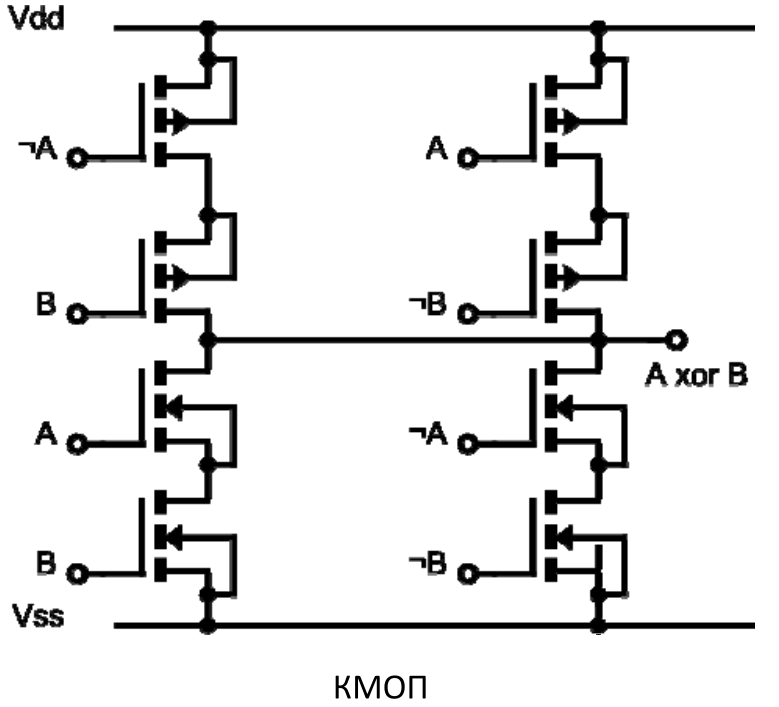


Таблица истинности:

|  |  |  |  |  |
| --- | --- | --- | --- | --- |
| *A* | *B* |  |  |  |
| 0 | 0 | 1 | 1 | 0 |
| 0 | 1 | 1 | 0 | 1 |
| 1 | 0 | 0 | 1 | 1 |
| 1 | 1 | 0 | 0 | 0 |

Табл.1

Принцип работы на электрическом уровне:

